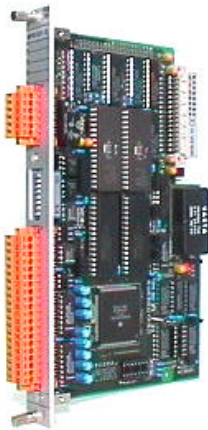


Beschreibung:



- **Mikroprozessorbaugruppe mit MC 68340 16 Bit**
- **Systembus 8 Daten / 16 Adr.**
- **256 bzw. 1024 kByte RAM**
- **1024 kByte FLASH-EPROMs**
- **2 x RS 232C**
- **1 x RS 485 galv. verbunden**
- **1 x RS 485 galv. getrennt**

MPB.533.10/60

Frei konfigurierbare Mikroprozessorbaugruppe für modulares System PLM 500.

Aufbau der Baugruppe mit 4 TE breiter Teilfrontplatte als Einschub für Baugruppenträger.

Ausführung mit 4 frei programmierbaren LED-Zustandsanzeigen und Watchdog-Relais mit potentialfreiem Wechsler, sowie Beschriftungsfeld (17 x 5 mm) für jede LED.

Konfiguration:

Basisadresse: 80000000H

Der Master-Select wird auf der jeweiligen Peripherie-Baugruppe durch einen Jumper ausgewählt. Der Master-Select-Jumper kann durch seine drei Stellungen (Pin 1-2), (Pin 3-4) und (Pin 5-6) folgende Offset-Adressen festlegen:

RS232

Jumper J101 (Pin1-2) ⇒ RXD1 für RS232/1 (IC102)
 (Pin3-4) ⇒ TXD1 für RS232/1 (IC102)
 (Pin5-6) ⇒ RXD0 für RS232/0 (IC101)
 (Pin7-8) ⇒ TXD0 für RS232/0 (IC101)

Jumper J103 (Pin1-2) ⇒ Frontplatte auf Masse
 (Pin2-3) ⇒ ohne Funktion

Jumper J104 (Pin1-2) ⇒ Frontplatte auf Masse
 (Pin2-3) ⇒ ohne Funktion

Jumper J201 (Pin1-2) ⇒ Batterie AUS
 (Pin2-3) ⇒ Batterie EIN

Basisadresse RTC72421 = 02000000H

Master-Select

/CE1 (Pin 1-2) = 0H
 /CE2 (Pin 3-4) = 100000H
 /CE3 (Pin 5-6) = 200000H

RS485

Jumper J102 (Pin1-2) ⇒ RXD1 für RS485 (IC103)
 (Pin3-4) ⇒ TXD1 für RS485 (IC103)

RS485 galvanisch verbunden, R101 (RS485) optional zur Anpassung des Leitungswiderstandes, steckbar in einer DIP6-IC-Fassung

Jumper J202 (Pin1-2) ⇒ MAX691/PFI an +24 V über R204/R205
 (Pin2-3) ⇒ MAX691/PFI an +5 V

Jumper J204 (Pin1-2) ⇒ /WDO von MAX691 auf PB5 von µP
 (Pin2-3) ⇒ /IRQ5 (PB5) auf externen Bus (IRQ-A)

Jumper J205 (Pin1-2) ⇒ /PFO von MAX691 auf PB7 von µP
 (Pin2-3) ⇒ /IRQ7 (PB7) auf externen Bus (IRQ-B)

PB6 LOW ⇒ Watchdog-Relais abgefallen, X201:1-2 geschlossen
 PB6 HIGH ⇒ Watchdog-Relais zieht an, X201:1-3 geschlossen

Bemerkung:

Die Mikroprozessorbaugruppe ist für den Einsatz von EPROM/FLASH-Typen mit verschiedenen Speicherkapazitäten ausgelegt. Für den HIGH- und LOW-Speicher müssen immer Bausteine gleicher Größe und gleichen Typs verwendet werden. In der nachfolgenden Tabelle sind die möglichen Speicherkonfigurationen aufgelistet. Beachten Sie, daß der Mikroprozessorbaugruppe für eine bestimmte Speicherkonfiguration immer eine eigene Artikelnummer zugewiesen ist (siehe Produktkatalog).

EPROM-Kapazität: 256 kByte Jumper J301 (Pin2-3)
 Jumper J302 (Pin2-3)
 Jumper J303 (Pin1-2)

EPROM-Kapazität: 1024 kByte Jumper J301 (Pin1-2)
 Jumper J302 (Pin2-3)
 Jumper J303 (Pin1-2)

RAM-Kapazität: 256 kByte Jumper J304 (Pin1-2)

FLASH-Kapazität: 256 kByte Jumper J301 (Pin2-3)
 Jumper J302 (Pin1-2)
 Jumper J303 (Pin2-3)

FLASH-Kapazität: 1024 kByte Jumper J301 (Pin2-3)
 Jumper J302 (Pin2-3)
 Jumper J303 (Pin2-3)

RAM-Kapazität: 1024 kByte Jumper J304 (Pin2-3)

Bemerkung: Der Systembus ist um die Adressleitungen A22 und A23 erweitert, um spezielle Baugruppen zu selektieren. Die genauere Verwendung wird bei den entsprechenden Baugruppen erläutert.

Technische Daten:

Versorgungsspannung

alle Spannungen intern über BUS-Stecker

Statusanzeige

4 frei programmierbare LED's

Stromaufnahme

ca. 220 mA

Lagertemperatur

-10...+70 °C

Betriebstemperatur

0...+45 °C

Luftfeuchtigkeit

max. 85 % ohne Kondensatbildung

Schutzart

IP 00

Montage

Baugruppenträger PLM 500

Aufbau

Baugruppe mit Teilfrontplatte ALU eloxiert

Abmessungen

B x H x T : 20,2 (4 TE) x 198 x 109 mm

Gewicht

ca. 235 g

Bestellbezeichnung:

Mikroprozessorbaugruppe MC 68340, Speicher 256 kByte RAM / 1024 kByte FLASH
 Mikroprozessorbaugruppe MC 68340, Speicher 1024 kByte RAM / 1024 kByte FLASH

Artikel-Nr.:

MPB.533.10
 MPB.533.60

Anschlußplan:

Bestückungsplan:

MPB.533.10/60

