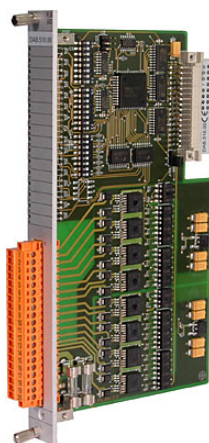


Beschreibung:



- **digitale Ausgangsbaugruppe**
- **16 Transistoren 0,3 A optoentkoppelt**
- **LED-Zustandsanzeigen grün**
- **Beschriftungsfelder**
- **steckbare Schraubklemme mit Sicherungsschrauben**

DAB.510.00 V04

Digitale Ausgangsbaugruppe zur Umwandlung der systeminternen Signalpegel in externe binäre Signalpegel. Aufbau der Baugruppe mit 4 TE breiter Teilfrontplatte als Einschub für Baugruppenträger.

Ausführung mit 16 Transistorausgängen und LED-Zustandsanzeigen, sowie Beschriftungsfeld (17 x 5 mm) für jeden einzelnen Ausgang.

Konfiguration:

J101 Wahl des externen Chip-Selects
S101 Karten-Select KS
S102 Chip-Select CS

Basisadresse für Peripheriekarten bei 68340-CPU: 8000000H
Basisadresse für Peripheriekarten bei 80C537-CPU: FF00H

Die nachfolgenden Adressen sind Offsets, die über DIP-Schalter S101 einzustellen sind, zu den oben angegebenen Basisadressen addiert werden müssen und somit die Baugruppe selektieren.

Adresse	80C537	68340
S101:1=	00H	0000H
S101:2=	20H	0040H
S101:3=	40H	0080H
S101:4=	60H	00C0H
S101:5=	80H	0100H
S101:6=	A0H	0140H
S101:7=	C0H	0180H
S101:8=	E0H	01C0H

Bemerkung:

S101:1 darf **nicht** verwendet werden, da in diesem Adressbereich die festgelegte Peripherie wie LC-Display, Tastatur und Uhr liegt.

Bei DIP-Schalter S101 darf immer nur **ein** Schalter eingeschaltet werden!

In den mit S101 vorgewählten Adressbereichen können jeweils 8 digitale Ein-Ausgangsbaugruppen adressiert werden.

Diese Selektierung der Baugruppen erfolgt mit S102, und den angegebenen Offsetadressen. Es muß in jedem Fall an S102 **eine** Adresse eingestellt werden!

Adresse	80C537	68340
S102:1=	00H	0000H
S102:2=	04H	0008H
S102:3=	08H	0010H
S102:4=	0CH	0018H
S102:5=	10H	0020H
S102:6=	14H	0028H
S102:7=	18H	0030H
S102:8=	1CH	0038H

Bei den anderen externen Chip-Selects kann der volle Bereich ab 00H verwendet werden.

Der DIP-Schalter S103 kann vom Benutzer frei definiert werden. Die an S103 eingestellten Werte können über Port C der PIO eingelesen werden (s. Beispiel).

Beispiel:	Basisadresse	+ S101	+ S102	+ Port C	= Adresse
80C537	FF00H	+ 40H	+ 08H	+ 02H	= FF4AH
68340	8000000H	+ 80H	+ 10H	+ 04H	= 8000094H

Technische Daten:

Versorgungsspannung

alle Spannungen intern über BUS-Stecker

Ausgänge

16 Transistorausgänge, optoentkoppelt, 24 VDC ±15 %, Restwelligkeit max. 10 %
gemeinsame Summe 01...08
gemeinsame Summe 09...16
Summenbelastung max. 6,3 A
Ausgänge nicht kurzschlußfest, Ausgänge mit Schutzdiode für induktive Lasten

Statusanzeige

16 LED's / extern gespeist

Dauerausgangsstrom

0,3 A

Impulsausgangsstrom

1 A / 100 ms

Stromaufnahme

Baugruppe: 58 mA
bei 16 gesetzten Ausgängen ca. 160 mA
16 Ausg. TIP 127, 24 VDC ext. 500 mA

Schutzart

IP 00

Klimatische Bedingungen

Lagertemperatur -10...+70 °C
Umgebungstemperatur +5...+40 °C
Luftfeuchtigkeit bis 85 % ohne Betauung
nach VDE 0160, EN 50178, Klasse 3K3

Mechanische Daten

Baugruppe mit Teilfrontplatte ALU eloxiert
Anschlüsse Schraubsteckklemmen
Montage auf Baugruppenträger PLM 500
Maße BxHxT: 20,2 (4 TE) x 198 x 109 mm
Gewicht ca. 185 g

CE-Konformität

Störaussendung EN 61000-6-4:2007
Störfestigkeit EN 61000-6-2:2005
Burst EN 61000-4-4:2004

Installationshinweise

Es sind die gesonderten Hinweise zum EMV-gerechten Einbau der Hardware im Systemhandbuch der SABO Elektronik GmbH zu beachten!

Downloadmöglichkeit unter www.sabo.de

Bestellbezeichnung:

Digitale Ausgangsbaugruppe 16 Transistorausgänge

Artikel-Nr.:

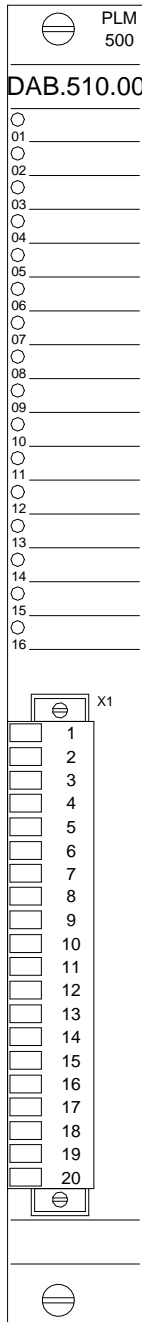
DAB.510.00

Anschlußplan:

-987

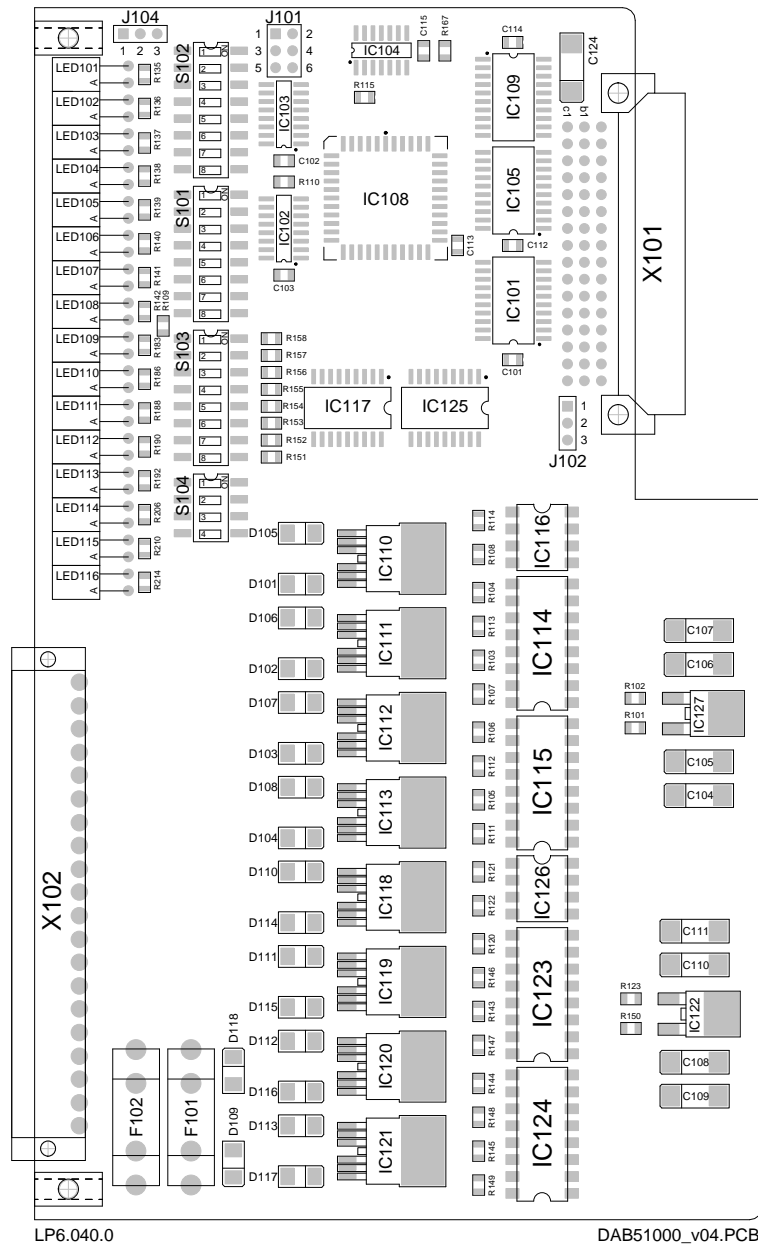
- LED DA01
- LED DA02
- LED DA03
- LED DA04
- LED DA05
- LED DA06
- LED DA07
- LED DA08
- LED DA09
- LED DA10
- LED DA11
- LED DA12
- LED DA13
- LED DA14
- LED DA15
- LED DA16

- 01 DA01
- 02 DA02
- 03 DA03
- 04 DA04
- 05 DA05
- 06 DA06
- 07 DA07
- 08 DA08
- 09 DA09
- 10 DA10
- 11 DA11
- 12 DA12
- 13 DA13
- 14 DA14
- 15 DA15
- 16 DA16
- 17 +24V ext. 01-08
- 18 +24V ext. 09-16
- 19 GND ext. 01-08
- 20 GND ext. 09-16



Bestückungsplan:

DAB.510.00 v04



Zuordnung Ausgänge ↔ PIO-Ports

-987

IC108		IC108		S103		IC108		
DA01	↔	Port A0	DA09	↔	Port B0	S103:1	↔	Port C0
DA02	↔	Port A1	DA10	↔	Port B1	S103:2	↔	Port C1
DA03	↔	Port A2	DA11	↔	Port B2	S103:3	↔	Port C2
DA04	↔	Port A3	DA12	↔	Port B3	S103:4	↔	Port C3
DA05	↔	Port A4	DA13	↔	Port B4	S103:5	↔	Port C4
DA06	↔	Port A5	DA14	↔	Port B5	S103:6	↔	Port C5
DA07	↔	Port A6	DA15	↔	Port B6	S103:7	↔	Port C6
DA08	↔	Port A7	DA16	↔	Port B7	S103:8	↔	Port C7

Jumper J104 (Pin 1-2) ↔ ohne Funktion
(Pin 2-3) ↔ Frontplatte auf Masse